PAT-NO: JP363272166A

DOCUMENT-IDENTIFIER: JP 63272166 A

TITLE: SHADING CORRECTION DEVICE

PUBN-DATE: November 9, 1988

INVENTOR-INFORMATION:

NAME

ANDO, TOSHINORI

ASSIGNEE-INFORMATION:

NAME COUNTRY

CANON INC N/A

APPL-NO: JP62104709

APPL-DATE: April 30, 1987

INT-CL (IPC): H04N001/40, G06F015/64

ABSTRACT:

PURPOSE: To eliminate the variance of density in a high-density area with a

high precision to output $\underline{\text{white or black}}$ image data indicating a uniform density

by **correcting** shading **corrected** data, which corresponds to a prescribed

reflectivity to a **reference white** plate, to prescribed black density data.

CONSTITUTION: The electric signal outputted from a photoelectric converting

means 1 which outputs the electric signal, which corresponds to the quantity of

reflected light or transmitted light of the light projected from a light source

to an original, correspondingly to each picture element is logarithmically

converted by a logarithmic conversion means 3 with respect to each
picture

element. A shading correction means 4 corrects the output of the

photoelectric

conversion means 1 on the basis of correction data of each picture
element to a

logarithmically **converted** prescribed reference original with respect to each

picture element. Shading **corrected** output data, which corresponds to a

prescribed reflectivity or lower in $\underline{\text{correction}}$ data of respective picture

elements to the prescribed reference original, out of shading corrected output

data outputted from the shading <u>correction</u> means 4 correspondingly to respective picture elements is uniformly <u>corrected</u> to prescribed black density

data by a black density **correcting** means 5. Thus, **white or black** image data

indicating a uniform density is always surely outputted.

COPYRIGHT: (C) 1988, JPO&Japio

⑩ 公 開 特 許 公 報 (A)

昭63-272166

⑤Int.Cl.⁴

識別記号

庁内整理番号

❸公開 昭和63年(1988)11月9日

H 04 N 1/40 G 06 F 15/64 $\begin{array}{ccc} 1 & 0 & 1 \\ 4 & 0 & 0 \end{array}$

A-7136-5C D-8419-5B

審査請求 未請求 発明の数 1 (全6頁)

図発明の名称 シェーディング補正装置

②特 願 昭62-104709

突出 願 昭62(1987)4月30日

②発 明 者 安 藤 利 典 ②出 願 人 キャノン株式会社

東京都大田区下丸子3丁目30番2号 キャノン株式会社内

東京都大田区下丸子3丁目30番2号

邳代 理 人 弁理士 小林 将高

明細費

1. 発明の名称

シェーディング補正装置

2. 特許請求の範囲

3. 発明の詳細な説明

(産業上の利用分野)

この発明は、光源から原稿に対して照射される 光の透過光または反射光を受光して画像信号に変換する画像入力装置に係り、特に光源による光量ムラを補正するシェーディング補正装置に関する ものである。

(従来の技術)

最近、光源から原稿に対して照射される光の透過光または反射光を受光して画像信号に変換する画像入力装置が多く開発されている。このような装置には、原稿からの反射または透過する光を受光して電気信号に変換する光電変換素子が使用されている。

ところが、光源にはシェーディングと云われる 光量ムラが発生するため、この光量ムラを補正す るための方法、例えば特開昭61-39776号 公報等が既に提案されている。

特に画像情報を電気的なディジタルデータとして取り扱う場合、画像の反射率(または透過率)に対応する画像データを利用する方法の他に、反射濃度(または透過濃度)に対して等間隔な画像

階調を使用する方法があり、人間の視覚特性が濃度に対して線形に近いことから、後者の方法変換を関するが採用されている。特に濃度に関記に対しては、上記特別では、シタル画像データに対しては、上記特別のものが対してな基準白板に対する濃度でデータをある。 光電変換素子)の各画素が見めることが開示されている。

原稿反射率(または透過率)と撮像素子の出力 電圧が比例関係にあるとすれば、濃度データ D は V。 を定数として下記第(1) に基づく関係が満た されている。

$$D = - \mathcal{L}_{os} (V / V_{o}) \qquad \dots \dots \qquad (1)$$

ただし、対数関数は引数が「0」に近づくとともに無限大に発散するが実際の変換は、ある程度以下の撮像素子アナログ出力以下では、濃度データ D が飽和するように設定される。

今、濃度均一な基準白板を入力画像とし、この

の濃度データDarを得ることができる。

(発明が解決しようとする問題点)

しかしながら、上記のような処理方法に従ってシェーディング補正を行った場合、 画像反射率の低い部分(領域を含む)、 すなわちシェーディング補正前の濃度データ DRRが飽和レベルにある時にも画素毎に異なったシェーディング補正量の減算処理を実行してしまうため、 各画素間の濃度不均一が発生してしまう重大な問題点があった。

この発明は、上記の問題点を解消するためになされたもので、基準白板に対する所定反射率に対応するシェーディング補正済データを所定の黒濃度データに補正することにより、高濃度領域における濃度ムラを精度よく除去して、均一濃度を示す白または黒画像データを出力できるシェーディング補正装置を得ることを目的とする。

(問題点を解決するための手段)

この発明に係るシェーディング補正装置は、光源から原稿に対して照射される光の透過光量または反射光量に応じた電気信号を各画素に対応して

時の撮像素子中の任意の1 画素による出力電圧が V w であった場合に対する濃度データ D w は、下 記第(2) 式に基づいて得られることになる。

$$D w = - \mathcal{L}_{os} (V w / V_{o}) \cdots \cdots (2)$$

このとき、同じ画素についてある任意の反射率を有する原稿が入力として加わった時の出力電圧を V R とすると、シェーディング補正は、これを基準白板に対応する出力電圧 V R で規格化した場合の濃度データ D R R を、下記第(3) 式により決定することにより得られる。

$$D_{RR} = - 2_{of} (V_R / V_o) \dots \dots (3)$$

$$D_{RR} = - \mathcal{L}_{os} (V_R / V_o) + \mathcal{L}_{os} (V_W / V_o)$$

$$= D_R - D_W \qquad ... (4)$$

このように、シェーディング補正前の漁度データ D n から、シェーディング補正量としてあらかじめ測定、格納しておいた各画素毎の基準白板に対する濃度データ D m を減算することにより、基準白板に対応する出力電圧 V n で規格化した場合

(作用)

この発明においては、光源から原稿に対して照射される光の透過光量または反射光量に応じた電気信号を各画素に対応して出力する光電変換手段が各画素の出力される電気信号を対数変換手段が各画素毎に対数変換し、対数変換された所定の基準原稿に対する各画素の補正データに基づいて光電変換手段の出力を各画素毎にシェーディング補正手段

が補正し、さらに、黒濃度補正手段がシェーディング補正手段から各画素に対応して出力される各シェーディング補正済出力データのうち、所定の基準原稿に対する各画素の補正データ中で所定反射率以下に対応するシェーディング補正済出力データを所定の黒濃度データに一律補正する。

(実施例)

第1図はこの発明の一実施例を示すシェーマで表で、 が補正装置の構成を説明するプロック 優康 の を説明するプロック 優康 の 発明の光電変換手段をなは反射を ない 透過原稿または反射で、 光源から図示しない透過光または反射では たん 一 の と の と の と か と な と な と な と な と な と な と な と な な な す 対 数 変 換 回 に な な す 対 数 変 換 回 な れ た な な り ディ ジタル 画像 データ 2 a . 2 b に 対応するディ ジタル 画像 データ 2 a . 2 b

特性を説明する図であり、縦軸は撮像素子出力を示し、横軸は原稿反射率または透過率を示す。

この図において、Rwは白板反射率(白板透過率)を示し、図示しない光源が基準白板に対して光照射した際に透過または反射した光量に対応している。R。は最大黒原稿反射率で、上記撮像素子1が読み取れる最大濃度Dbに光照射した際に透過または反射した光量に対応し、両者の関係は下記第(5)式の関係を満たしている。

$$R_{B} = 1 \ 0^{-Db} \cdots \cdots (5)$$

Vwiは素子出力で、基準白板からの反射光または透過光を撮像素子1で受光した際に出力で、基準白板からの反射光まれる電位レベルに相当する。Vw2は素子出力で、基準白板からの反射光または透過光を撮像素子1なる電位レベルに相当した際に透過または反射した光量に対応して撮像素子1なまたは反射した光量に対応して撮像素子1から過または反射した光量に対応して撮像素子1から

次に、第2図(a)~(c),第3図(a), (b)を参照しながらこの発明による画像濃度ー 律補正動作について詳細に説明する。

第2図(a)は第1図に示した撮像素子の感度

出力される電位レベルに相当する。

まず、シェーディング補正回路4による各画来1 a 、 1 b のシェーディング補正データを得るためには、例えば光源より基準白板に光源を照射して、その反射光または透過光に対して撮像来子の各画素1 a 、 1 b から素子出力 V v1 、 V v2 が各画素 1 a 、 1 b から符れる。このとき、第2図(a)に示したような素子出力 V v1 、 V v2 が各画素 1 a 、 1 b から符れた場合、すなわち感度ムラ(光量ムラを含む)が発生している場合には、画素 1 b からのま子りが発生している場合には、画素 1 b からの案子の表表を得る必要がある。

そこで、第1図に示した対数変換回路3により 素子出力 V w 1 、 V w 2 、 V m 1 、 V m 2 に対する対数変 換処理を行う。

第2図(b)は第1図に示したA/D変換回路 2から出力されるディジタル素子出力に対する対 数変換特性を説明する図であり、第2図(a)と 同一のものには同じ符号を付してある。なお、縦 軸は対数変換出力を示し、横軸は過像素子出力を 示す。

対数変換回路3は、前段のA/D変換回路2から出力される素子出力Vw1~Vs2を下記第(6) 式および第(7) 式に基づいて0~mレベルのディジタルデータDOに変換する。ただし、m。は対数変換出力(シェーディング補正回路出力)で、過像素子1の画素1aに最大濃度Dbに対する透過または反射した光を受光した際に、撮像素子1から出力される素子出力Vs」の対数変換値に対応する。

$$00 = \frac{m}{\ell_{os} (V_{B2}/V_{W1})} \ell_{os} (V_{B2}/V_{W1}) [V \ge V_{B2}] \cdots \cdots (8)$$

$$00 = m \qquad [V < V_{B1}] \cdots \cdots (7)$$

このため、第2図(b)に示されるように、 画素 1 a に対応する素子出力 V w1の補正データは 「0」となり、画素 1 b に対応する素子出力 V w2 の補正データは C b となる。

この補正データ「0」および「Cb」はシェーディング補正回路4の図示しないメモリに格納され、例えば撮像素子1の画素1bに任意濃度の原

ではシェーディング補正回路出力 m)までの値を 出力した各画素に対するシェーディング補正回路 出力をすべて一律の補正出力レベル n に補正す る。

次に第3図(a), (b)を参照しながらさらにこの発明による画像機度一律補正動作について詳細に説明する。

第3図(a)、(b)は第1図に示した撮像素子1の各画素1a、1bに対するシェーディング 補正済データと撮像素子出力との相対関係を説明 する特性図であり、縦軸はシェーディング補正済 データを示し、横軸は撮像素子出力を示す。

例えば任意線度の原稿に対する透過光または反射光が撮像素子1の画業1 a に受光されるとと対クレ変換回路2により A / D 変換され、続け段の変換され、続け段の変換され、では投資をはよりがあらかに対したよりに発生の反射を表するでは透過率から上述したように算定される)に

福に対する光量が得られた場合に、シェーディング補正回路4が対数変換回路3により対数変換された電位レベルを補正データCb分補正(減算補正)し、後段の補正回路5にシェーディング補正済み出力データを各國素毎に出力する。補正回路5は、第2図(c)に示すように、高濃度域(低反射または低透過領域)に対する画案のシェーディング補正済データを一律に補正する。

第2図(c)は第1図に示した補正回路5の補 正特性を説明する図であり、縦軸は補正出力を示 し、横軸はシェーディング補正回路出力を示す。

この図において、m。はシェーディング補正回路出力で、上記第(6) 式に基づいて定義され、

 $m = \frac{m}{\ell_{os}(V_{B2}/V_{W1})}\ell_{os}(V_{B1}/V_{W1})[V \ge V_{B2}]$ を求め、例えば画業 1 a から出力されるシェーディング補正回路出力 m a からシェーディング補正回路出力 m までの補正出力をすべて一律の補正出力 レベル n に補正する。すなわち、基準白板に対する補正値の最小値(この実施例ではシェーディング補正回路出力 m a)から最大値(この実施例

基づいて減算される。すなわち、画来 1 a に対する補正データが「0」のため、第3図(a)に示した特性出力となる。この特性出力は、第2図(b)と同様の特性出力となる。

一方、撮像素子1の画素1bに任意濃度の原稿 に対する透過光または反射光が受光されると、そ の撮像素子出力はA/D変換回路2によりA/D 変換され、続く対数変換回路3により対数変換さ れ、さらに後段のシェーディング補正回路4によ り、その対数変換出力があらかじめ記憶された補 正データ (画素 1 b に対する補正データ (基準白 板に対する反射率または透過率から上述したよう に算定される)) に基づいて波算される。 すなわ ち、画素 1 a に対する補正データを「C.b 」のた め、第3図(b)の破線で示した特性出力とな る。このため、低反射率領域(低透過率領域)、 すなわち最高級度領域(最大黒線度領域)におけ る画教 1 b のシェーディング補正回路出力は、第 3 図 (b) に示すように、シェーディング補正回 路出力m。で飽和し、それ以上のシェーディング

補正回路出力は出力されない。

なお、上記実施例では、補正回路5が第2図 (c)に示す特性により、各画素1 a , 1 b に低透過率または低反射率を示す画像の光が受光された場合に、シェーディング補正回路出力を補正する場合について説明したが、低透過率または低反射率を示す画像の不均一を補正する特性を有する

4. 図面の簡単な説明

第1 図はこの発明の一実施例を示すシェーディング補正装置の構成を説明するブロック図、第2 図(a) は第1 図に示した撮像素子の感度特性を説明する図、第2 図(b) は第1 図に示した A/

ものであれば、この特性に限定されることはな く、例えば第4図(a)に示すようにシェーディ ング補正済データ中のシェーディング補正回路出 力m。以上からシェーディング補正回路出力m以 下のデータを無視し、反転して出力するものであ ってもいいし、また第4図(b)に示すように、 シェーディング補正済データ中のシェーディング 補正回路出力m。以上からシェーディング補正回 路出力m以下のデータを無視して増幅する、すな わちガンマ補正を行うものであってもよい。ま た、第4図(c)に示すように、対数変換回路3 の出力を反転してシェーディング補正を行う場合 には、シェーディング補正演算がこの実施例とは 逆の加算演算となるとともに、シェーディング補 正回路出力の最低レベル、すなわち「0」から所 定レベル数のデータまでを無視するように構成す れば、この発明と同様の効果を奏する。

(発明の効果)

以上説明したように、この発明は光源から原稿 に対して照射される光の透過光量または反射光量

D変換回路から出力されるディジタル素子出力に対する対数変換特性を説明する図、第2図(c)は第1図に示した補正回路の補正特性を説明する図、第3図(a)、(b)は第1図に示した撥像素子の各画素に対するシェーディング補正済データと撮像素子出力との相対関係を説明する特性図、第4図(a)~(c)はこの発明の他の実施例を説明する特性図である。

図中、1は撮像素子、1a、1bは晒素、2はA/D変換回路、3は対数変換回路、4はシェーディング補正回路、5は補正回路である。

高小介 代理人 小 林 将 高 巴林顿

